

高性能同步整流芯片

产品概述

DK5V45R20P是一款简单高效率的同步整流芯片。芯片内部集成了45V功率 NMOS管,可以大幅降低二极管导通损耗,提高整机效率,取代或替换目前市场上肖特基整流二极管。

DK5V45R20P采用SOP-8封装。

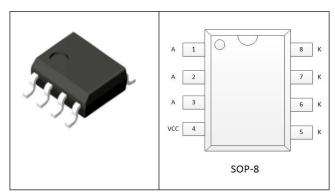
典型应用

- USB 充电器
- 适配器
- LED 驱动等

主要特点

- 适用于反激 PSR 应用
- 超低 V_F
- 超低温升
- 集成 45V 20mΩ功率 NMOS
- 可工作于 DCM、QR 模式
- 智能检测系统,无需前端同步信号
- 对 EMI/C 有适当改善
- 可以直接替换肖特基二极管
- 无需任何外围

引出端排列



引出端功能

管脚序号	管脚名称	描述
1,2,3	А	应用时同二极管阳极
4	VCC	芯片供电引脚。
5,6,7,8	K	应用时同二极管阴极



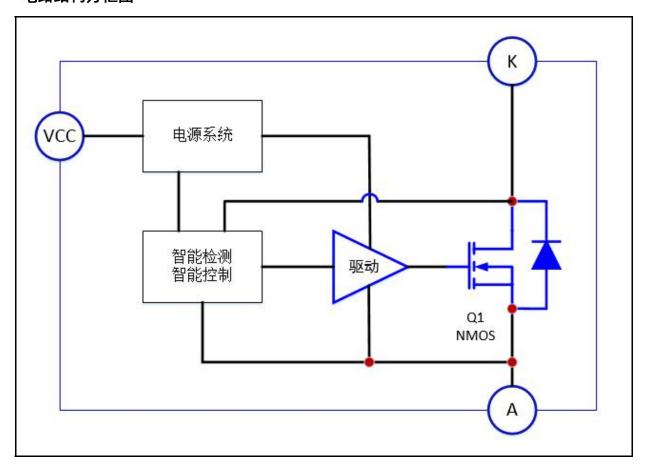
典型功率

产品型号	输入电压	典型功率	
DK5V45R20P	85-265VAC	5V, 2.4A	

备注:

典型功率在密闭环境 45℃环境下测试, DK5V45R20P 系统输出额定电流建议不超过 2.4A.

电路结构方框图





极限参数

参数	符 号	最小值	典型值	最大值	单 位
NMOS 源漏耐压	$V_{(BR)DSS}$	45			V
NMOS 最大连续电流 ^①	IDSCDC			35	Α
NMOS 最大峰值电流 ^②	IDSPDC			50	А
SOP8 耗散功率	P _{DMAX}		1		W
热阻(结到环境)	$R\theta_{JA}$		76		°C/W
热阻 (结到管壳)	$R\theta_{JC}$		4		°C/W
储存温度范围	T _{STG}	-55		155	$^{\circ}$ C
结工作温度范围	T _J	-40		150	$^{\circ}$
焊接温度			260/5S		$^{\circ}$ C

备注: ①②: SOP-8 封装未带散热片(TA=25℃)条件下测试;

电特性参数(T_A = 25℃ 除非有其他说明)

参数	符号	测试条件	最小值	典型值	最大值	单位
电源电压			•			
芯片启动电压	V _{CC_ON}			3.6		V
欠压保护阈值	V_{CC_OFF}			3.1		V
VCC 工作电压	V _{CC}			5	6	٧
智能检测&控制						
NMOS 开通电压	V _{ON}			-150		mV
NMOS 开通延时	T _{DON}				150	ns
NMOS 关断延时	T_{DOFF}				50	ns
NMOS 最大开通时间	T _{ON_MAX}			20		μs
NMOS 最小开通时间	T _{ON_MIN}			300		ns
NMOS 最小关断时间	T _{OFF_MIN}			500		ns
死区时间	T _D			0		ns
最大工作频率	F _{S_MAX}				100	KHz
NMOS						
NMOS 导通电阻	R _{DS_ON}			20		mΩ



功能描述

DK5V45R20P 是一款简单高效的三个管脚的同步整流芯片,在 5V 低边应用时 VCC 直接接输出正极,无需任何外围器件,可以大幅降低传统肖特基二极管的导通损耗,提高整机效率。

1. 启动

芯片需要外接电源。在 5V 低边应用时,当输出电压低于启动电压 Vcc_on 时, 内置功率 MOS 管关闭,依靠体二极管导通。当 Vcc 电压大于 Vcc_on 时,结束启动状态。当 Vcc 电压降低到复位电压 Vcc_off 以下时,芯片重新进入启动状态。

2. NMOS 控制

当检测到 A、 K 端正向导通电压大于开通电压 Von 时,则打开功率 MOS 管; 当检测到流过功率 MOS 管的电流逐渐减小到 0 时,即 A、K 端正向导通电压为零时,则关闭功率 MOS 管。

3. RC 吸收电路

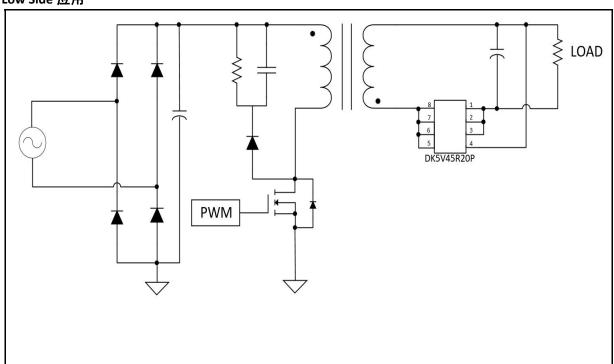
在启动、输出短路、输入电压过高,CCM模式等容易在二极管体产生尖峰电压,为防止内置 NMOS管过压击穿,可以在 A 和 K 之间接入 RC 吸收电路,以减小 N 点的尖峰电压。

4. NMOS 导通内阻

由于 NMOS 管的本身存在的特性。在工作过程中,随着温度升高,内阻值会增大,效率会降低。可适当的增加散热面积,降低 IC 的工作温度。

典型应用线路图

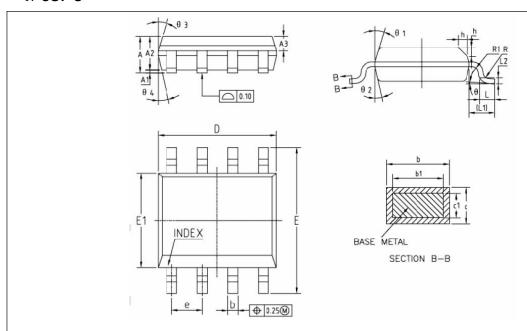
Low Side 应用





封装外形及尺寸图

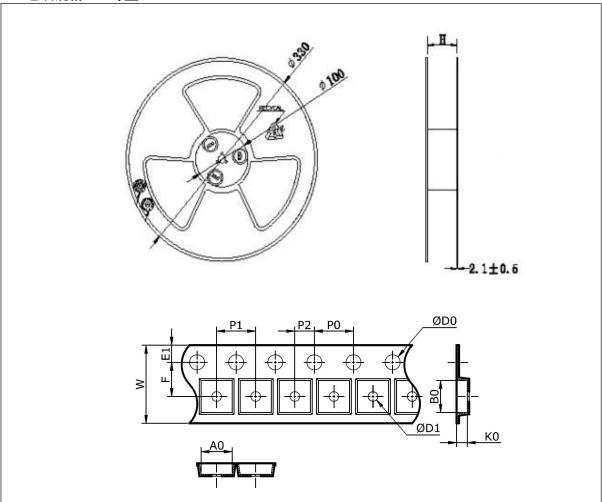
1. **SOP-8**



Cumhal	Dimensions In Milimeters			
Symbol	Min	Max		
Α	1.35	1.75		
A1	0.10	0.25		
A2	1.25	1.65		
A3	0.50	0.70		
b	0.38	0.51		
b1	0.37	0.47		
С	0.17	0.25		
c1	0.17	0.23		
D	4.70	5.10		
E	5.80	6.20		
E1	3.80	4.00		
L	0.45	0.80		
L1	1.04REF			
L2	0.25BSC			
е	1.270(BSC)			
θ	0°	8°		



2. 包装规格: 4K/盘



SOP-8 Package						
A0	В0	K0	W	F	E1	
(mm)	(mm)	(mm)	(mm)	(mm)	(mm)	
6.60±0.1	5.2±0.1	1.9±0.1	12.00±0.1	5.50±0.1	1.75±0.1	
P0	P1	P2	фD0	фOD1		
(mm)	(mm)	(mm)	(mm)	(mm)		
4.00±0.1	8.0±0.1	2.0±0.1	1.5±0.1	1.55±0.05		





注意:本产品为静电敏感元件,请注意防护!ESD 损害的范围可以从细微的性能下降扩大到设备故障。精密集成电路可能更容易受到损害,因此可能导致元件参数不能满足公布的规格。

- ▶ 感谢您使用本公司的产品,建议您在使用前仔细阅读本资料。
- ➤ 安徽省东科半导体有限公司保留更改规格的权利,恕不另行通知。
- ▶ 安徽省东科半导体有限公司对任何将其产品用于特殊目的的行为不承担任何责任。
- ▶ 安徽省东科半导体有限公司没有为用于特定目的产品提供使用和应用支持的义务。
- ➤ 安徽省东科半导体有限公司不会转让其专利许可以及任何其他的相关许可权利。
- 任何半导体产品特定条件下都有一定的失效或发生故障的可能,买方有责任在使用安徽省东科半导体有限公司产品进行系统设计和整机制造时遵守安全标准并采取安全措施,以避免潜在失败风险可能造成人身伤害或财产损失情况的发生!
- ▶ 产品提升永无止境,我公司将竭诚为客户提供更优秀的产品